

- D 001 Y. Ting, "Rauscharme Referenzfrequenzumsetzer für Sigma-Delta-basierte GFSK-Modulatoren in Bluetooth Anwendungen", 2003.
- D 002 A. Chabaud, "Modellierung eines Low-IF-Polyphasenempfängers in VHDL-AMS", 2004.
- D 003 S. Joeres, "Untersuchung und Implementierung breitbandiger Frequenzgenerierungskonzepte für Satellitennavigationsysteme", 2004.
- D 004 O. Meike, "Untersuchung und Implementierung von Konzepten zur Bandumschaltung Integrierter Hochfrequenzoszillatoren", 2004.
- D 005 T. Lauer, "Untersuchung von aktiven Biquadfilterstrukturen für den Einsatz in phasengesteuerten Regelschleifen", 2004.
- D 006 A. Neyer, "Systemmodellierung eines GSM-Frequenzsynthesizers basierend auf einem digital gesteuerten Oszillators", 2004.
- D 007 E. Yüksel, "Design integrierter DC/DC Konverter mit hoher Taktfrequenz für Mobilfunkendgeräte", 2004.
- D 008 F. Zohren, "Entwurf eines integrierten, rauscharmen Hochfrequenz-Breitbandverstärkers", 2004.
- D 009 F. Lhuillier, "Vergleich dreier Regleransätze zur automatischen Fahrzeuglängsführung", 2005.
- D 010 L. Chatel, "Realisierung eines Sigma-Delta-Analog-zu-Digital-Umsetzers für "Low Power FM Radio"", 2005.
- D 011 B. Weißler, "Konzeption und Evaluierung von hochfrequenten Regelungs- und Statussystemen zum Einsatz in starken Magnetfeldern", 2005.
- D 012 N. Zimmermann, "Entwurf eines Hochfrequenz-Leistungsverstärkers in CMOS", 2005.
- D 013 P. Engelstädter, "Entwurf von Mischer- und Ausgangs-Stufen in einer 65 nm CMOS Technologie", 2006.
- D 014 J. Fenkes, "Reduzierung der Verlustleistung am Beispiel eines leistungsfähigen Koprozessors", 2006.
- D 015 H. R. Khan, "Entwicklung eines Hochfrequenz Synthesizers", 2006.
- D 016 N. Schademann, "Entwicklung und Entwurf einer GPS/Galileo Empfänger-Eingangsstufe in einer modernen CMOS Technologie", 2006.
- D 017 V. Deckers, "Entwicklung und Entwurf einer PLL in einer modernen CMOS Technologie zur Frequenzsynthese in einem GPS/Galileo Empfänger", 2006.
- D 018 M. Robens, "Entwicklung und Entwurf eines komplexwertigen Kanalfilters sowie einer Verstärkungsregelung in einem GPS/Galileo-Empfänger basierend auf einer modernen

CMOS-Technologie", 2006.

- M 019 S. Li, "Design of a Radio Frequency Transmitter for GSM mobile radio", 2007.
- D 020 Y. Tian, "Entwurf eines hocheffizienten CMOS Hochfrequenz-Leistungsverstärkers", 2007.
- D 021 Y. Cao, "Entwurf und Charakterisierung von RF Oszillatoren mit BAW und SAW Resonanten", 2007.
- D 022 Y. Chi, "High-Speed/Low-Power Single-Ended D-Flip-Flop in Standard 65nm RF-CMOS Technologie", 2007.
- D 023 J. Wang, "Wirkungsgradoptimierung eines integrierten DC-Abwärtswandlers", 2007.
- D 024 D. Szczesny, "Analyse von Crosstalk in modernen DSL Systemen", 2007.
- D 025 D. Bormann, "Entwurf eines abstimmbaren, integrierten LC-Resonators mit justierbarer Bandbreite", 2007.
- D 026 S. Hilgers, "Simulation und Optimierung eines DCXO (Digitally Controlled CrystalOscillator) in einer 65 nm CMOS-Technologie", 2007.
- D 027 S. Mosek, "Schaltungsentwurf von Current Mode basierten Empfängerstrukturen in einer submicron CMOS-Technologie", 2008.
- D 028 "Entwicklung und Entwurf vollständig integrierter Phasenschieber zur Leistungsverbesserung von Funktransceivern in einer modernen CMOS-Technologie", 2008.
- D 029 S. Bannwarth, "Entwurf und Layout moderner Ultra-Wideband LNAs in einer SiGe:C BiCMOS Technologie", 2007.
- D 030 G. Sun, "Systementwurf eines Konzepts zur Linearisierung von Leistungsverstärkern basierend auf rückgekoppelter Vorverzerrung", 2008.
- D 031 S. Kählert, "Entwurf breitbandiger Operationsverstärker in einer 65 nm CMOS Technologie", 2008.
- D 032 Y. Wang, "Frontendmodellierungen von HF Funksystemen für die Full-Chip-Verifikation", 2008.
- D 033 N. Li, "System-Verifikation von Integrierten Hochfrequenz Schaltkreisen für die Frequenzsynthese", 2008.
- D 034 A. U. K. Tchegho, "Bewertung und Monitoring von Alterungseffekten und Variationen in sub-100nm CMOS Logikschaltungen", 2008.
- D 035 T. Shi, "Systemuntersuchungen zur Entwicklung eines Low-Cost Transmit/Receive-Moduls für Strahlformungsanwendungen", 2008.

- D 036 B. T. Thiel, "Entwurf eines digital gesteuerten Oszillators in einer 90nm Technologie", 2008.
- D 037 A. Schäfer, "Entwurf und Entwicklung eines energieeffizienten Hochgeschwindigkeits LED Treibers für Beamerapplikationen", 2008.
- D 038 D. Geisler, "Entwicklung und Simulation EMV-robuster ASIC-Analogschaltung in CMOS-Technologie", 2008.
- D 039 D. Kalim, "Design of an Efficient Balanced Power Amplifier in a modern SiGe BiCMOS Technology", 2008.
- D 040 L. Peng, "Implementierung der Regel- und Kalibrieralgorithmen eines Bluetooth Transmitters in Verilog-AMS und Matlab", 2008.
- D 041 C. Wang, "Entwicklung einer Phasenregelschleife und eines spannungsgesteuerten Oszillators für Radaranwendungen in einer modernen SiGe BiCMOS Technologie", 2008.
- D 042 Q. Tong, "Entwurf eines hochfrequenten CMOS Digital-Analog Wandlers für den Einsatz in breitbandigen Transmittern", 2008.
- D 043 P. Offermann, "Entwurf eines integrierten Abwärtsmischers für mobile Breitband-Anwendungen auf einer 90nm-CMOS Technologie", 2008.
- D 044 R. Teschner, "Entwurf eines integrierten Spannungs-Frequenz-Wandlers in CMOS-Technik für Sensoranwendungen", 2009.
- D 045 L. Liao, "Entwurf und Realisierung eines integrierten, geschalteten Spannungsreglers für batteriebetriebene, portable Anwendungen", 2009.
- D 046 S. Strache, "Systementwurf einer Ausleseschaltung für eingebettete Beschleunigungssensoren", 2009.
- D 047 J. H. Müller, "Optimierung einer vollständig digitalen Phasenregelschleife in einem integrierten FM-Radio-Sender", 2009.
- D 048 S. Yu, "Entwurf und Vermessung der Außenbeschaltung des HF-Teils eines DECT-Telefon", 2009.
- M 049 T. Zheng, "Analysis of an Inductive Bridged T-Notch Filter for Bandpass/Bandstop Applications", 2009.
- D 050 B. Mohr, "Mismatch-Kompensation in RF-DAC basierten Transmittern", 2009.
- D 051 C. van Meersbergen, "Modellierung und Untersuchung der Nichtidealitäten des Quadratur-Bandpass-Delta-Sigma-Modulators", 2009.
- D 052 J. Bernard, "Effizienz von heruntersetzenden DC-DC Konvertern", 2009.
- D 053 D. Erguvan, "Breitband CMOS Klasse-E-Leistungsstufe für LTE

Mobilfunkanwendungen", 2009.

- D 054 A. Özmert, "Analyse und Implementierung von Funktionsblöcken für einen Tiefpass Delta-Sigma basierten Mobilfunksender", 2009.
- M 055 Y. Zhang, "Entwurf und Implementierung einer PLL für die Clock-Signal Generierung in 65 nm CMOS", 2010.
- M 056 Z. Chen, "Top down Entwurf eines GnSS Empfänger Frontends mit SystemC/-AMS", 2010.
- M 057 P. Yang, "Modellierung und Untersuchung des RF Polar Transmitters auf Systemebene", 2010.
- D 058 P. Feller, "Entwurf und Layout eines Basisbandfilters zweiter Ordnung mit variabler Bandbreite für LTE", 2011.
- D 059 S. Dietrich, "Systemmodellierung eines integrierten DCDC Switched Mode Buck Converters", 2011.
- M 060 S. Haddadian, "Entwurf und Implementierung eines breitbandigen noise-cancelling LNA in 90 nm CMOS", 2011.
- M 061 M. A. Khan, "Entwurf einer Endstufe der Klasse B als Sourcefolger in einer 90 nm CMOS Technologie", 2011.
- D 062 W. Li, "Linearisierung von Direkt-Digital-HF Transmittern", 2011.
- M 063 M. M. Tarar, "Design and Implementation of an Asymmetric Doherty Power amplifier at 2.65 GHz in GaN HEMT technology", 2011.
- D 064 P. L. Sochor, "Entwurf eines effizienten GaN Leistungsverstärkers für hohe Ausgangsleistungen in hybrider Aufbautechnik", 2011.
- D 065 F. De Sordi, "Hochgenaue Delay Locked Loop in BiCMOS für UWB Anwendungen", 2011.
- D 066 A. Schauer mann, "Anwendungsoptimierte Kontrollstrategien für modulintegrierte Mikroinverter", 2011.
- D 067 M. Schleyer, "Hierarchische Funktionale Verifikationsverfahren eines Low Power Bluetooth RF-Frontends", 2011.
- D 068 J. Bergert, "Implementierung einer zeitkontinuierlicher, hochauflösenden Ausleseschaltung für kapazitive Beschleunigungssensoren", 2011.
- D 069 S. M. Dreyer, "Optische Distanzmessung basierend auf Phasenkorrelation", 2011.
- D 070 M. Steilmann, "Entwurf eines breitbandigen Hüllkurvenmodulators für Schaltverstärker in Polar Transmittern", 2011.

- M 071 A. Fatemi, "Analyse und Entwurf von Gate-Source Spannungsformung-Schaltungen für einen CMOS Klasse E Leistungsverstärker zur Steigerung des Wirkungsgrades und der Bandbreite", 2011.
- D 072 M. H. N. Moghaddam, "Entwicklung einer rekonfigurierbaren CMOS-UART-basierten seriellen Schnittstelle zur Messrechner-ASIC-Kommunikation", 2012.
- M 073 J. Rivas, "Entwurf eines Beschleunigungssensors", 2011.
- M 074 R. Maddula, "Design of a Wideband Fractional-N Frequency Synthesizer in System Level", 2011.
- D 075 A. Evers, "Systemmodellierung und Hardwareentwicklung ausgewählter Schaltungskomponenten für einen effizienten LED Treiber", 2012.
- D 076 A. Rossius, "Design und Aufbau eines Powerline-Empfängers zur Steuerung von Hochleistungs-LEDs", 2012.